# 一、I.MX6ULL芯片简介

NXP出品的，528~900MHz的Cortex-A7内核的MPU。

# 二、Cortex-A7架构

# 三、I.MX6U IO表示形式

STM32：管脚名字：PA0~15，PB0~15 PC、PD。。。

I.MX6ULL: 管脚名字：PAD\_BOOT\_MODE0，管脚的复用功能：

IOMUXC\_SNVS\_SW\_MUX\_CTL\_PAD\_BOOT\_MODE0

IOMUXC\_SNVS\_SW\_PAD\_CTL\_PAD\_BOOT\_MODE0

对于6ULL，查看管脚复用的步骤：

①、打开参考手册

②、找到32章，IO复用章节

③、查找对应的管脚。